

1. OFFSET: corrente o tensione in uscita dal DAC anche se tutti gli switch sono aperti. In genere e' espressa come multipli di LSB (Less Significant Bit), cioe' del gradino minimo di corrente che puo' essere ottenuto dal DAC
2. PENDENZA: il coefficiente angolare della retta di fit puo' essere diverso da quanto atteso
3. LINEARITA'
4. MONOTONICITA'

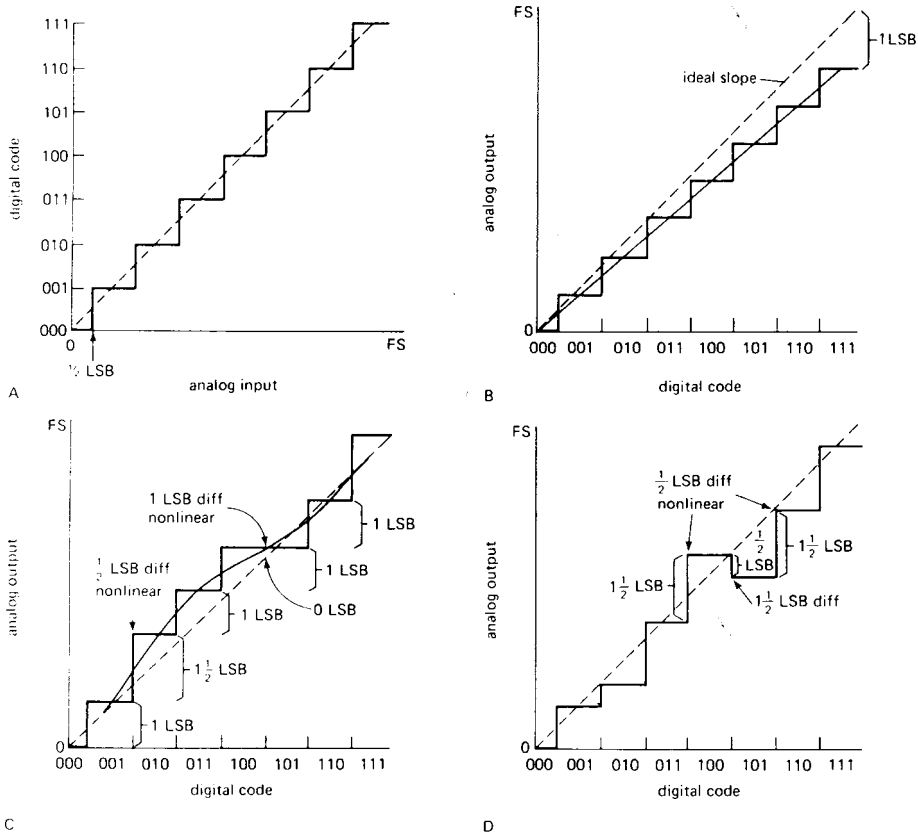


Figure 9.44. Graphs illustrating the definitions of four common digital conversion errors. (Courtesy of National Semiconductor Corp.).

A. ADC transfer curve, $\frac{1}{2}$ LBS offset at zero.

B. Linear, 1LSB scale error.

C. $\pm \frac{1}{2}$ LSB nonlinearity (implies 1 LSB possible error); 1 LSB differential nonlinearity (implies monotonicity).

D. Nonmonotonic (must be $> \pm \frac{1}{2}$ LSB nonlinear).