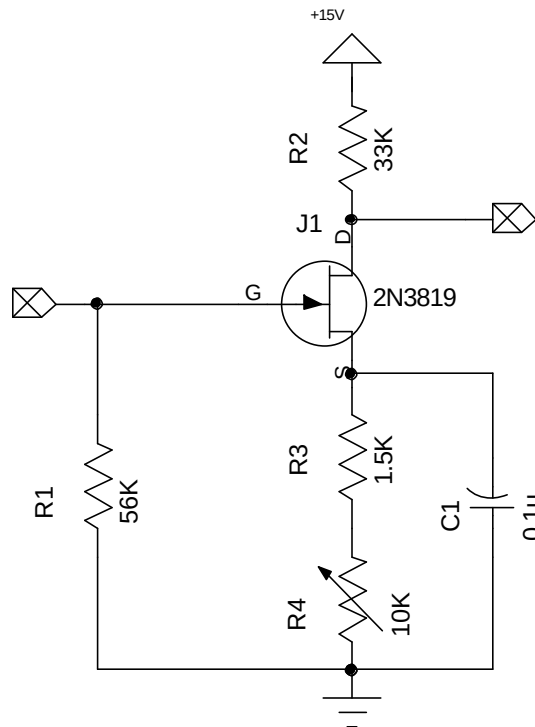


Laboratorio di Fisica V – A

A.A. 2003/2004

Esercitazione N. 18 ***Amplificatore con FET.***

- 1) Materiale a disposizione
 - a. 1 transistor J-FET 2N3819
- 2) Amplificatore a FET
 - a. Montare il circuito in figura.



- b. Regolare la resistenza variabile R4 in modo da avere V_D circa meta' della tensione di alimentazione $V_{CC} = 15V$
- c. Inviando in ingresso un segnale sinusoidale di circa 100mV, misurare l'amplificazione in funzione della frequenza tra circa 100Hz e 100KHz.
- d. Riportare su un diagramma di Bode le misure e determinare l'amplificazione massima, la frequenza di taglio inferiore e la frequenza di taglio superiore.
- e. Discutere la relazione delle frequenze di taglio con gli elementi circuitali.
- f. Come cambia la frequenza di taglio superiore con la lunghezza del cavo che porta l'uscita all'oscilloscopio ?